This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

SEMICONDUCTOR LASER

Patent number:

JP4162483

Publication date:

1992-06-05

Inventor:

ENDO KENJI

Applicant:

NEC CORP

Classification:

- International:

H01S3/18

- european:

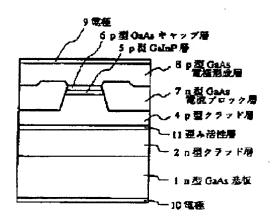
Application number:

JP19900286142 19901024

Priority number(s):

Abstract of JP4162483

PURPOSE:To realize improvement of reliability and long operation life through suppression of diffusion of P-type impurity into an active layer by providing a wider lattice constant of an active layer than that of the other semiconductor laver. CONSTITUTION: A P-type clad layer 2, GalnP distorted active layer 11, P-type clad layer 4, P-type GalnP layer 5 and P-type GaAs cap layer 6 are sequentially formed on a substrate 1. Moreover, an N-type GaAs current block layer 7 for current squeezing and a P-type GaAs layer 8 for ohmic electrode formation are also provided and electrodes 9, 10 are also formed to an electrode forming layer 8 and the substrate. The distorted GaInP active layer 11 is formed with less Ga composition and more In composition than the combination of the compositions matching the lattice constant with GaAs and has the lattice constant longer than that of GaAs by several factors of 10 percent. Any of the other semiconductor layers has the lattice constant almost matching with that of GaAs. The distorted GaInP active layer 11 receives a compressive stress from the peripheral semiconductor layer, has a narrow lattice constant and suppresses diffusion of Ptype impurity to active layer.



Data supplied from the esp@cenet database - Worldwide

⑩日本国特許庁(JP) ---① 特許出願公開

⑫ 公 開 特 許 公 報(A) 平4-162483

®Int. Cl. * H 01 S 3/18 識別記号

庁内祭理番号

個公開 平成4年(1992)6月5日

9170-4M

審査請求 未請求 請求項の数 3 (全4頁)

半導体レーザ ❷発明の名称

> ②特 願 平2-286142

> > 司

22出 願 平2(1990)10月24日

700発 明 遠藤 の出願人 日本電気株式会社 東京都港区芝5丁目7番1号 日本電気株式会社内

東京都港区芝5丁目7番1号

79代 理 人 弁理士 内 原

1. 発明の名称 半導体レーザ

2. 特許請求の範囲

- 1. 少なくとも活性層と酸活性層より禁制帯幅の 広いり型とn型のクラッド層が設活性層の相反 する側に設けられてなる活性層光導波路構造を 備え、該活性層の格子定数が他の半導体層より 広いことを特徴とする半導体レーザ。
- 2 少なくとも活性層と該活性層より禁制帯幅の 広いり型とn型のクラッド層が該活性層の相反 する側に設けられてなる活性層光導波路構造を 備え、該活性層と缺り型クラッド層の間に格子 定数が他の半進体層より広く發制帯幅が設活性 層より広い歪み半導体層が設けられたことを特 徴とする半導体レーザ。
- 3. 少なくとも活性層と験活性層より禁制帯幅の 広いり型と1型のクラッド層が数活性層の相反

する側に設けられてなる活性層光導波路構造を 備え、該活性層と該り型クラッド層の間に、該 クラッド層より禁制幅の広い半導体層が設けら れたことを特徴とする半導体レーザ。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、長寿命な半導体レーザに関する。 〔従来の技術〕

従来のA l G a I n P 可視光レーザは、活性層 より禁制帯幅の広いり型とn型のクラッド層で活 性層を上下から挟んだダブルヘテロ構造が一般的 である。ロ型クラッド層には1μmから数μm程 **胺の厚さの組成が均一なALGaInPが用いら** れる場合が多い。クラッド層を2層構造として、 クラッド層に垂直な方向の発掘光の分布を適切な ものに制御した構造が報告されている。いずれの 場合でも、活性層やクラッド層は格子定数は基板 のGLASと整合が取られている。

[発明が解決しようとする課題]

[課題を解決するための手段]

本発明の半導体レーザは、3つあり、第1は、 少なくとも活性層と該活性層より禁制帯幅の広い p型とn型のクラッド層が該活性層の相反する側 に設けられてなる活性層光導波路構造を備え、該 活性層の格子定数が他の半導体層より広いことを 特徴としている。

第2の半導体レーザは、少なくとも活性層と散

- 3 -

半導体原子と直接置換して拡散が進行する不純物 も、いった人格子間位置に侵入してから半導体原 子と置換して拡散が進行する不純物も拡散速度が 著しく遅くなる。活性層の格子定数をクラッド層 より広くすることにより活性層へのp型不純物の 拡散が抑制され信頼性が向上する。また活性層を 取りをできるとにより活性層で は数が抑制され信頼性が向上する。 などにより、p型不純物の拡散がこの半導 体層で阻止でき信頼性が向上する。

 活性層より繋制帯細の広いp型とn型のクラッド 関が該活性層の相反する側に設けられてなる活性 層光導波路構造を備え、該活性層と該p型クラッド層の間に格子定数が他の半導体層より広く繋制 帯斬が該活性層より広い半導体層が散けられたことを映像としている。

第3の半導体レーザは、少なくとも活性層と該 活性層より葉制帯幅の広いp型とn型のクラッド 層が該活性層の相反する側に設けられてなる活性 層光導波路構造を備え、該活性層と該p型クラッ ド層の間に、該クラッド層より禁制幅の広い半導 体層が設けられたことを特徴としている。

(作用)

周囲の半導体層より格子定数が広い半導体層は、 周囲の半導体層から圧縮応力を受け、格子定数が その半導体本来の値より狭くなる。このような半 導体層は格子位置の原子が不鈍物原子と置換する のに必要なエネルギーが高い。また格子間位置に 不鈍物原子が入るのに必要なエネルギーも高くな る。このためこの半導体層への不純物の拡散は、

- 4 -

大を低く抑えることが可能である。

〔寒逝例〕

本発明の第1の実施例の半導体レーザの断面構 造を第1図に示す。本実施例の半導体レーザは、 図示の如く、n型GaAs基板1上に、n型A las Gaa: Ina: Pクラッド層 2, GaInP歪み活性 層11. p型A Las G s as I n as P クラッド層 4, p型GaInP層5, p型GaAsやャップ 層もが順次設けられており、さらに電流狭窄のた めのn型GaAs電流プロック層で、オーミック 電極形成のためのp型GaAs層8が設けられて いる。さらにp型GaAs電極形成層8とn型 GaAs基板に電極9、10が形成されている。 歪みGaInP活性層llは、GaAsに格子定 数が移合する組成の組み合わせよりGa組成を少 たくIn組成を多くして作製し、格子定数がGa Asより10分の数%程度長い。他の半導体層は いずれも格子定数がGaABにほぼ一致するよう 作製されている。歪みGaInP活性層11はp 型およびn型のクラッド層を始めとする周囲の半 事体層から圧縮応力を受け、格子定数が狭くなっている。このため活性層へのp型不純物の拡散が抑制され高信頼な半導体レーザが得られる。

本発明の第2の実施例の半導体レーザの断面を発2回に示す。n型GaAs基板Iに格子整合したGaInP活性層3とp型AdasGaazInaiPクラッド層4の間に歪みAdGaInP拡散阻第12が設けられている。他の部分の構造は1nP拡散阻第12は、GaAsに格子定数なないの半導体レーザと同一である。K格子定数ななる組成の半導体に関するよりGaAはを多数ななるはのであるがである。またこの層のでいるという10分の数光程度長い。またこの層のでいるより10分の数光程度長い。またこの層のでいるより10分の数光程度長い。またこの層のでいるより10分の数光程度長い。またこの層の対なないない。またこの層の対なないの音を受け、格子定数が数と阻止し高信頼な半導体にある。

本発明の第3の実施例の半導体レーザの断面構 数を第3図に示す。GaInP括性層3とp型

-7-

層がA 4 G a I n P のもの、A 4 G a A s , G a A s , I n G a A s P , I n P などの他の半導体材料を用いた半導体レーザに適用でき同様の効果を上げることが出来る。 さらに基板は結晶面が(0 0 1)のものはもちろんのこと(1 1 3),(1 1 1)など他の結晶面のあるはずれたオフ基板を用いた半導体レーザにも適用でき同様の効果を上げることが出来る。

〔発明の効果〕

本発明によれば、長野命な半導体レーザが得られる。

4. 図面の簡単な説明

第1回,第2回,第3回は、それぞれ本発明の 実施例の構造を示す断面図である。これらの図に おいて、

1……n型GsAs基板、2……n型AdasGsaz InasPクラッド層、3……GsInP活性層、 4……p型AdasGsazInasPクラッド層、 Alai Gaai Inai Pクラッド層4の間にAlai Gaai Inai P拡散阻止層13が設けられている。他の部分の構造は第1図の半導体レーザと同一である。Alai Gaai Inai P拡散阻止層13は、p型Alai Gaai Inai P拡散阻止層13は、p型Alai Gaai Inai P力ラッド層4より装制幅が広くて伝導帯に存在する電子濃度が著しく低いため、p型不純物の拡散エネルギーとなる電子と正孔の再結合確率が低い。このため、この指果p型不純物の拡散が著しく減速される。この結果p型不純物の活性層への拡散が阻止され高信額な半導体レーザが得られる。

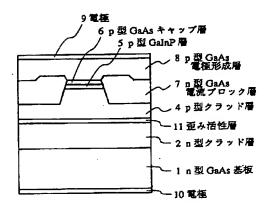
本発明が本実施例の層構造・ストライプ構造に 限定されないのは勿論である。活性層に量子井戸 構造を採用した構造。電狭窄構造が逆メサ形状の もの、n型ブロック層が活性層に近接して設けら れ光導波路構造の機モードの制御性の高いもの等、 従来知られている各種の水平複モード制御構造や 電狭窄構造の半導体レーザにも本発明を適用でき 間様の効果を得ることができる。また本実施例の 半粒体材料に限定されないのは勿論である。活性

-8-

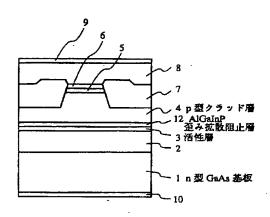
5 ····· p型 G a I n P 層、 6 ····· p型 G a A s キャップ だ、7 ····· n 辺 G a A s 電板プロック だ G a I n P、 8 ····· p型 G a A s 電板形成層、 9 , 1 0 ·····電極、 1 1 ·····格子定数が G a A s より長い歪み G a I n P 活性層、 1 2 ·····格子定数が G a A s より長い A & G a I n P 歪み拡散阻止層、 1 3 ····· A & as a G a a i a I n a a P 拡散阻止層である。

代理人 弁理士 内 原 晉

第1図



第2図



第3図

